

تحلیل و طراحی مدارهای مجتمع آنالوگ

جلد اول

(ترانزیستورهای Bipolar)

مهرداد شریف بختیار

نیاز دانش

سرشناسه	: شریف بختیار، مهرداد، ۱۳۳۲
عنوان و نام پدیدآور	: تحلیل و طراحی مدارهای مجتمع آنالوگ/ مهرداد شریف بختیار.
مشخصات نشر	: تهران: نیاز دانش، ۱۳۹۴.
مشخصات ظاهری	: ج: مصور، جدول، نمودار.
شابک	: جلد ۱: 978-600-7724-22-4؛ دوره: ۱- 978-600-7724-23-1
وضعیت فهرست‌نویسی	: فیبا.
یادداشت	: کتابنامه.
یادداشت	: نمایه.
مندرجات	: ج. ۱. ترانزیستورهای bipolar
موضوع	: مدارهای مجتمع خطی - طراحی به کمک کامپیوتر
موضوع	: نیمه هادی‌های اکسید فلزی - طراحی به کمک کامپیوتر
موضوع	: ترانزیستورهای دوقطبی - طراحی به کمک کامپیوتر
رده‌بندی کنگره	: ۱۳۹۴ ت ۳۴/ش TK۷۸۷۴
رده‌بندی دیویی	: ۶۲۱/۳۸۱۵
شماره کتابشناسی ملی	: ۳۹۱۲۴۹۹



نیاز دانش

نام کتاب	: تحلیل و طراحی مدارهای مجتمع آنالوگ: ترانزیستورهای Bipolar / جلد اول
مؤلف	: مهرداد شریف بختیار
مدیر اجرایی - ناظر بر چاپ	: حمیدرضا محمد شیرازی - محمد شمس
ناشر	: نیاز دانش
صفحه‌آرا	: واحد تولید انتشارات نیاز دانش
نوبت چاپ	: اول - ۱۳۹۴
شمارگان	: ۱۰۰۰ نسخه
قیمت	: ۲۸۰۰۰ ریال

ISBN:978-600-7724-22-4

شابک (جلد ۱): ۹۷۸-۶۰۰-۷۷۲۴-۲۲-۴

ISBN:978-600-7724-23-1

شابک (دوره: ۱): ۹۷۸-۶۰۰-۷۷۲۴-۲۳-۱

هرگونه چاپ و تکثیر (اعم از زیراکس، بازنویسی، ضبط کامپیوتری و تهیه‌ی CD) از محتویات این اثر بدون اجازه‌ی کتبی ناشر ممنوع است. متخلفان به موجب بند ۵ از ماده‌ی ۲ قانون حمایت از مؤلفان، مصنفان و هنرمندان تحت پیگرد قانونی قرار می‌گیرند.

کلیه حقوق این اثر برای ناشر محفوظ است.

تماس با انتشارات: ۰۹۱۲۷۰۷۳۹۳۵-۰۶۶۴۷۸۱۰۶-۰۶۶۴۷۸۱۰۶-۰۲۱

www.Niaze-Danesh.com

مشاوره جهت نشر: ۰۲۱۰۶۷۰۹ - ۰۹۱۲

پیش‌گفتار

شاید آنچه دانش الکترونیک را از بعضی علوم مهندسی دیگر متمایز می‌نماید آن است که تحلیل و طراحی مدارهای الکترونیک مستلزم دو توانایی و قابلیت متفاوت اما همزمان و الزامی می‌باشد، اول درک رفتار مدار و عملکرد آن براساس بررسی و مشاهده چگونگی ساختار و شکل‌گیری آن می‌باشد و دوم توانایی تحلیل مدار با استفاده از روشهای تئوری مدارها و ابزار ریاضی. این دو توانایی کاملاً متفاوت بوده اما لازم و ملزوم یکدیگر می‌باشند.

مدارهای الکترونیک بسته به عملکرد مورد انتظار از آنها می‌توانند بسیار پیچیده باشند که یک نگرش تحلیلی براساس روش‌های صرفاً ریاضی تنها منجر به تعداد زیادی معادلات می‌گردد که اگرچه حل آنها شاید غیرممکن نباشد اما نباید از نتیجه آن انتظار کسب یک بصیرت واقعی نسبت به رفتار مدار داشت. همین پیچیدگی باعث می‌شود که یک مهندس الکترونیک ناچار باشد با روش‌های مهندسی و استفاده از بصیرت کلی نسبت به رفتار مدار و براساس ساختار آن، عملکرد مدار و چگونگی رابطه قسمت‌های مختلف مدار با هم را تخمین زده و پیش‌بینی نماید و همین بصیرت کلی هست که می‌تواند در حل معادلات مداری و ساده‌سازی آنها کارساز باشد و نتایج حاصل از حل معادلات را معنی‌دار نماید. از طرف دیگر تخمین رفتار و عملکرد مدار براساس درک کلی مدار بطور تجربی در بسیاری از مدارهای امروزی کافی نبوده و برای تحلیل و طراحی مدارهایی که مهندسين امروزی با آن سر و کار دارند توانایی استفاده از تکنیک‌های مداری و قابلیت نوشتن معادلات مدار و حل آنها الزامی می‌باشد. در حقیقت هیچ یک از دو روش به تنهایی برای بررسی موفق مدارهای الکترونیک امروزی کافی نمی‌باشند.

در نوشتن کتاب حاضر نیز سعی شده که هردوی این قابلیت‌ها به خواننده منتقل گردد. در ارائه مطالب سعی شده که درک کلی رفتار مدار همراه با استفاده از تکنیک‌ها و ابزار تحلیل مدار ریاضی مورد بحث واقع شود.

در هر حال این تاکید لازم است که تبصر در هریک از این روش‌ها و دانش مهندسی الکترونیک نیازمند پشتکار و تمرین زیاد می‌باشد و بهمین دلیل است که در انتهای هر فصل تمرین‌های متناسب

برای مرور مطالب درس ارائه شده که حل این تمرینات برای درک مطالب اهمیت زیادی را دارا می‌باشد.

کتاب حاضر عمدتاً برای استفاده در دروس دانشگاهی الکترونیک (الکترونیک ۱ و ۲ و ۳) با این فرض تالیف شده است که خواننده با مقدمات الکترونیک و مفاهیمی نظیر ضریب تقویت و یا مدارهای مقدماتی دیود و مقاومت آشنا بوده و البته دروس مقدماتی تئوری مدار را گذرانده است. نحوه ارائه مطالب متناسب با سیستم آموزشی کشور بوده و سعی شده که تصویر ایجاد شده در ذهن خواننده به تدریج تکمیل شده و علت ارائه هر مطلب و نیاز به داشتن آن بطور طبیعی احساس شود. بعنوان مثال اگرچه فیزیک ترانزیستور و رفتار فرکانس پائین آن در فصل اول ارائه شده اما فیزیک مربوط به رفتار فرکانس بالا در فصل ۹ و قبل از فصول مربوط به رفتار فرکانسی مدارهای الکترونیک یعنی در جایی که نیاز به آن است آورده شده است.

در ارائه مطالب نیز سعی شده که علاوه بر بیان یک روش سیستماتیک برای تحلیل مدارهای الکترونیک نحوه عملکرد مدار و چگونگی کار بصورت کیفی توضیح داده شود تا خواننده مدارهای الکترونیک را فقط بصورت مجموعه‌ای از معادلات مداری مشاهده نکند بلکه بتواند با کسب بصیرت نسبت به چگونگی عملکرد مدارهای الکترونیک نه تنها روش‌های سیستماتیک برای تحلیل مدار را بطور مؤثر بکار گیرد بلکه بتواند مقدماً رفتار مدارها را براساس ساختارشان پیش‌بینی نماید و بدین ترتیب یادگیری آن را با لذت و هیجان دنبال نماید.

کتاب در تمام فصول محدود به تکنولوژی Bipolar می‌باشد و در آن از مطرح کردن هم زمان مدارهای CMOS اجتناب شده، چرا که، بر اساس تجربه مولف، آموزش همزمان مدارهای مربوط به این دو تکنولوژی باعث سردرگمی و عدم ایجاد یک تصویر واضح از نحوه کاربرد هر دو تکنولوژی می‌باشد، به همین دلیل تجزیه و تحلیل مدار در تکنولوژی‌های دیگر به جلد دوم کتاب موکول شده. اگرچه بسیاری از روش‌هایی که در کتاب بیان شده عمومی بوده و برای تحلیل مدارهایی با تکنولوژی‌های دیگر نظیر CMOS نیز مستقیماً قابل استفاده می‌باشد.

در اینجا لازم است از کمک‌های دانشجویانی که در آماده‌سازی و تهیه شکل‌های کتاب و نیز غلط‌گیری متون همکاری داشته‌اند علی‌الخصوص خانم ساغر عباس‌زاده تشکر کنم. همچنین شاید آماده‌سازی و چاپ این کتاب بدون زحمات خانم محبوبه کامرانی که تایپ و تصحیحات کتاب را با حوصله و دقت فراوان انجام دادند غیر ممکن می‌بود. که از زحمات ایشان قدردانی و تشکر می‌نمایم.

مهرداد شریف بختیار

دانشکده برق - دانشگاه صنعتی شریف

مرداد ماه ۱۳۹۴

فهرست مطالب

۱۳	فصل ۱ فیزیک ترانزیستور دو قطبی و مدل آن
۱۳	۱-۱ هادی - عایق - نیمه هادی
۱۴	۱-۱-۱ نیمه هادی نوع (N) و نیمه هادی نوع (P)
۱۷	۲-۱ اتصال (P-N)
۲۰	۱-۲-۱ یک سو سازی جریان الکتریکی توسط اتصال P-N یا دیود
۲۲	۲-۲-۱ رابطه ولتاژ - جریان دیود
۲۵	۳-۱ ساختار ترانزیستور دو قطبی (Bipolar)
۲۶	۱-۳-۱ نحوه بایاس کردن ترانزیستور دو قطبی
۲۷	۲-۳-۱ نحوه عملکرد ترانزیستور دو قطبی
۲۹	۳-۳-۱ رابطه ورودی - خروجی ترانزیستور دو قطبی
۳۲	۴-۳-۱ رابطه جریان و ولتاژ خروجی ترانزیستور دو قطبی
۳۷	۴-۱ ترانزیستور به عنوان تقویت کننده ولتاژ
۴۱	۵-۱ مدار معادل AC
۴۲	۶-۱ مدل سیگنال کوچک ترانزیستور دو قطبی
۴۷	۷-۱ محاسبه پارامترهای مدل $h-\pi$
۵۲	مسائل فصل ۱

۲۲۲	۵-۷-۲ محاسبه ضریب تقویت دیفرانسیلی تقویت کننده دیفرانسیلی با بار اکتیو
۲۲۳	۵-۸-۱ تقویت کننده دیفرانسیلی کسکود با بار اکتیو
۲۲۵	۵-۹-۹ بررسی نقطه کار تقویت کننده با بار اکتیو
۲۲۸	۵-۹-۱ بدست آوردن نقطه کار تقویت کننده با بار اکتیو به روش ترسیمی
۲۳۷	مسائل فصل ۵

۶

۲۴۳	طبقات خروجی
۲۴۳	۶-۱-۱ جلوگیری از اثر بار روی طبقات تقویت
۲۴۵	۶-۲-۱ تأمین جریان بار
۲۵۳	۶-۳-۱ طبقه خروجی پوش-پول
۲۵۸	۶-۳-۱-۱ اثر dead Zone روی شکل موج خروجی
۲۶۰	۶-۳-۲ نحوه بایاس کردن مدار پوش-پول
۲۶۳	۶-۳-۳ بایاس مدار پوش-پول برای مشخصه نزدیک به ایده آل
۲۶۴	۶-۳-۴ ضریب تقویت مدار پوش-پول
۲۷۰	۶-۴-۱ راندمان یا بهره دهی در طبقات خروجی
۲۷۰	۶-۴-۱-۱ محاسبه راندمان مدار کالکتور مشترک
۲۷۴	۶-۴-۲ محاسبه راندمان مدار پوش-پول
۲۷۶	۶-۴-۳ راندمان بعضی دیگر از انواع طبقه خروجی
۲۷۸	مسائل فصل ۶

۷

۲۸۳	فیدبک
۲۸۵	۷-۱-۱ شبکه دوقطبی معادل
۲۸۶	۷-۲-۱ معادلات شبکه دوقطبی
۲۸۶	۷-۲-۱-۱ مدل Z برای شبکه دوقطبی معادل
۲۹۱	۷-۲-۲ مدل Y برای شبکه دوقطبی معادل
۲۹۳	۷-۲-۳ شبکه دوقطبی هایبرید (hybrid)
۲۹۵	۷-۳-۱ ساختار شبکه عمومی فیدبک
۲۹۶	۷-۳-۱-۱ معادلات شبکه عمومی فیدبک
۳۰۰	۷-۴-۱ مدل کردن مدارهای فیدبک توسط شبکه های دوقطبی

۳۰۲	۱-۴-۷ فیدبک نوع "موازی - موازی"
۳۰۶	۲-۴-۷ فیدبک نوع "موازی - سری"
۳۱۰	۳-۴-۷ فیدبک نوع "سری - سری"
۳۱۳	۴-۴-۷ فیدبک نوع "سری - موازی"
۳۱۶	۵-۷ فیدبک واقعی و اثر بارگذاری مدار فیدبک
۳۱۷	۱-۵-۷ فیدبک موازی - موازی
۳۲۹	۲-۵-۷ فیدبک موازی - سری
۳۳۹	۳-۵-۷ فیدبک سری - سری
۳۵۰	۴-۵-۷ فیدبک سری - موازی
۳۶۰	۶-۷ بررسی مدار آمپتر مشترک با مقاومت در امپتر توسط روش فیدبک
۳۶۳	۷-۷ بازنگری در محاسبه مقاومت خروجی برای فیدبک سری در خروجی
۳۶۸	مسائل فصل ۷

۳۷۵	فصل ۸ تقویت‌کننده‌های عملیاتی (Operational Amplifiers)
۳۷۵	۱-۸ پارامترهای تعیین‌کننده مشخصات op amp
۳۸۱	۲-۸ تعداد طبقات در ساختار تقویت‌کننده عملیاتی
۳۸۲	۳-۸ طبقه ورودی
۳۸۲	۱-۳-۸ طبقه ورودی تلسکوپی
۳۸۴	۲-۳-۸ طبقه ورودی کسکود تا شده (folded cascode)
۳۹۰	۳-۳-۸ ورودی rail-to-rail برای مدار folded cascode
۳۹۴	۴-۳-۸ طبقه دیفرانسیل ورودی از نوع کالکتور مشترک - بیس مشترک
۴۰۵	۴-۸ طبقه دوم تقویت
۴۰۵	۱-۴-۸ تعیین ولتاژ DC گره خروجی طبقه اول
۴۱۰	۲-۴-۸ تعیین حداکثر تغییرات دامنه خروجی توسط طبقه دوم تقویت
۴۱۱	۵-۸ طبقه خروجی
۴۱۱	۱-۵-۸ طبقه پوش - پول کالکتور مشترک
۴۱۵	۲-۵-۸ طبقه پوش - پول امپتر مشترک
۴۱۸	۶-۸ مدارهای مرجع جریان بایاس
۴۲۰	۱-۶-۸ ایجاد جریان مرجع مستقل از منبع تغذیه
۴۲۳	۷-۸ مدارهای حفاظت

۴۲۳	حفاظت طبقه خروجی پوش-پول کالکتور مشترک	۸-۷-۱
۴۲۴	حفاظت طبقه خروجی پوش-پول امیتر مشترک	۸-۷-۲
۴۲۵	ولتاژ آفست (offset)	۸-۸
۴۲۵	ولتاژ آفست ساختاری	۸-۸-۱
۴۳۰	آفست در اثر عدم تشابه و انحراف از مقدار ایده‌آل قطعات مدار یا آفست اتفاقی	۸-۸-۲
۴۳۱	مدل کردن ولتاژ offset در هر طبقه از تقویت‌کننده	۸-۸-۳
۴۳۳	ولتاژ آفست ورودی طبقه دیفرانسیلی	۸-۸-۴
۴۳۷	تغییر ولتاژ آفست با درجه حرارت (offset voltage drift) در طبقه دیفرانسیلی	۸-۸-۵
۴۳۸	ولتاژ آفست ورودی برای طبقه دیفرانسیلی با بار اکتیو	۸-۸-۶
۴۴۰	جریان آفست ورودی طبقه دیفرانسیلی (input offset current)	۸-۸-۷
۴۴۲	ضمیمه	
۴۴۲	۱-۸ تحلیل مدار تقویت‌کننده عملیاتی 741	
۴۴۶	محاسبه ضریب تقویت ولتاژ	
۴۴۹	مدارهای حفاظت	
۴۵۱	مسائل فصل ۸	

فصل ۹

۴۵۷	مدل فرکانسی ترانزیستور	
۴۵۷	۱-۹ خازن فضای بار	
۴۵۸	۱-۱-۹ خازن اتصال P-N در بایاس معکوس	
۴۵۹	۲-۱-۹ خازن اتصال P-N در بایاس مستقیم	
۴۶۰	۳-۱-۹ ترانزیستور دوقطبی همراه با خازن‌های اتصال	
۴۶۱	۲-۹ خازن دیفیوژن یا خازن بیس	
۴۶۳	۳-۹ خازن اتصال کالکتور به سیلیکان پایه (collector-substrate)	
۴۶۴	۴-۹ مدل $h-\pi$ فرکانس بالا	
۴۶۵	۵-۹ یک معیار برای ارزیابی رفتار فرکانس بالای ترانزیستور	
۴۶۹	۶-۹ استفاده از ω_T برای درک رفتار فرکانس بالای ترانزیستور	
۴۷۱	۷-۹ رفتار فرکانسی ترانزیستورهای PNP	
۴۷۳	مسائل فصل ۹	

۴۷۵	رفتار فرکانسی	۱۰ فصل
۴۷۶	۱-۱۰ بررسی رفتار فرکانسی تقویت کننده امپتر مشترک	
۴۷۶	۱-۱-۱۰ بررسی کیفی رفتار مدار	
۴۸۱	۲-۱-۱۰ محاسبه ضریب تقویت ولتاژ مدار امپتر مشترک بر حسب فرکانس	
۴۸۹	۳-۱-۱۰ مدار امپتر مشترک و قضیه میلر	
۴۹۶	۴-۱-۱۰ امپدانس ورودی و خروجی مدار امپتر مشترک	
۴۹۸	۲-۱۰ بررسی رفتار فرکانسی مدار کالکتور مشترک	
۴۹۸	۱-۲-۱۰ ضریب تقویت ولتاژ در مدار کالکتور مشترک	
۵۰۵	۲-۲-۱۰ امپدانس ورودی مدار کالکتور مشترک	
۵۰۶	۳-۲-۱۰ امپدانس خروجی مدار کالکتور مشترک	
۵۰۹	۳-۱۰ بررسی رفتار فرکانسی طبقه بیس مشترک	
۵۱۲	۴-۱۰ بررسی رفتار فرکانسی طبقه کسکود	
۵۱۴	۵-۱۰ بررسی رفتار فرکانسی طبقه کالکتور مشترک- بیس مشترک	
۵۱۵	۱-۵-۱۰ بررسی کیفی رفتار طبقه کالکتور مشترک- بیس مشترک	
۵۱۷	۲-۵-۱۰ تحلیل دقیق رفتار مدار	
۵۱۹	۶-۱۰ بررسی رفتار فرکانسی طبقه دیفرانسیلی	
۵۱۹	۱-۶-۱۰ طبقه دیفرانسیلی با بار مقاومتی و ورودی های دیفرانسیلی	
۵۲۱	۲-۶-۱۰ ضریب تقویت طبقه دیفرانسیلی با بار مقاومتی و ورودی مشترک	
۵۲۲	۳-۶-۱۰ طبقه دیفرانسیلی کسکود با بار اکتیو	
۵۲۹	۷-۱۰ رفتار فرکانسی مدارهای چند طبقه	
۵۳۳	۸-۱۰ روش ثابت زمانی	
۵۴۲	مسائل فصل ۱۰	

۵۴۹	پایداری و پایداری سازی	۱۱ فصل
۵۴۹	۱-۱۱ پایداری و ناپایداری در حلقه فیدبک	
۵۴۹	۱-۱-۱۱ تقویت کننده تک قطبی در حلقه فیدبک	
۵۵۱	۲-۱-۱۱ تقویت کننده با دو قطب در حلقه فیدبک	
۵۵۲	۳-۱-۱۱ تقویت کننده با سه قطب یا بیشتر در حلقه فیدبک	

۵۵۴	۲-۱۱ بررسی پایداری و معیار پایداری
۵۵۴	۱-۲-۱۱ علت ناپایداری
۵۵۶	۲-۲-۱۱ معیار پایداری
۵۵۸	۳-۲-۱۱ اندازه‌گیری ضریب تقویت حلقه از روی دیاگرام دامنه و فاز
۵۶۳	۳-۱۱ پایدارسازی
۵۷۲	۱-۳-۱۱ روش مداری برای پائین آوردن قطب اول
۵۷۵	۲-۳-۱۱ استفاده از پدیده میلر برای خازن پایدارسازی
۵۸۰	۴-۱۱ سرعت تغییر خروجی slew rate
۵۸۶	۱-۴-۱۱ مدل‌سازی برای slew rate
۵۹۰	۲-۴-۱۱ اثر محدودیت slew rate روی رفتار مدار برای ورودی سینوسی بزرگ
۵۹۱	۵-۱۱ انتخاب جریان بایاس طبقات تقویت
۵۹۳	ضمیمه
۵۹۳	پایدارسازی توسط ایجاد صفر در حلقه فیدبک
۵۹۶	مسائل فصل ۱۱

۱۲

۶۰۱	فصل ۱۲ نویز
۶۰۱	۱-۱۲ انواع نویز در مدارهای الکترونیکی
۶۰۶	۲-۱۲ مدل نویز
۶۰۷	۱-۲-۱۲ مدل نویز قطعات غیر اکتیو
۶۰۷	۲-۲-۱۲ مدل نویز قطعات اکتیو
۶۰۸	۳-۱۲ محاسبه نویز در خروجی مدار
۶۱۸	۴-۱۲ منابع نویز معادل در ورودی
۶۲۰	۱-۴-۱۲ منابع معادل نویز ورودی برای یک ترانزیستور bipolar
۶۲۴	۵-۱۲ رفتار نویز در طبقه تقویت‌کننده دیفرانسیلی
۶۲۷	۶-۱۲ نویز معادل ورودی در تقویت‌کننده‌های چند طبقه
۶۲۹	مسائل فصل ۱۲
۶۳۳	نمایه